



IC1		LPC1751/2/4/6/8/9	
0.0	37	P0[0]/RD1/TXD3/SDA1	P1[0]/ENET_TXD0
0.1	38	P0[1]/TD1/RXD3/SCL1	P1[1]/ENET_TXD1
0.2	79	P0[2]/TXD0/AD0[7]	P1[4]/ENET_TX_EN
0.3	80	P0[3]/RXD0/AD0[6]	P1[8]/ENET_CRS
0.6	64	P0[6]/I2SRX_SDA/SSEL1/MAT2[0]	P1[9]/ENET_RXD0
0.7	63	P0[7]/I2STX_CLK/SCK1/MAT2[1]	P1[10]/ENET_RXD1
0.8	62	P0[8]/I2STX_WS/MISO1/MAT2[2]	P1[14]/ENET_RX_ER
0.9	61	P0[9]/I2STX_SDA/MOS1/MAT2[3]	P1[15]/ENET_REF_CLK
0.10	39	P0[10]/TXD2/SDA2/MAT3[0]	P1[18]/USB_UP_LED/PWM1[1]/CAP1[0]
0.11	40	P0[11]/RXD2/SCL2/MAT3[1]	P1[19]/MCOA0/USB_PPWR/CAP1[1]
0.15	47	P0[15]/TXD1/SCK0/SCK	P1[20]/MCI0/PWM1[2]/SCK0
0.16	48	P0[16]/RXD1/SSEL0/SSEL	P1[22]/MCOB0/USB_PWRD/MAT1[0]
0.17	46	P0[17]/CTS1/MISO0/MISO	P1[23]/MCI1/PWM1[4]/MISO0
0.18	45	P0[18]/DCD1/MOSI0/MOSI	P1[24]/MCI2/PWM1[5]/MOSI0
0.22	44	P0[22]/RTS1/TD1	P1[25]/MCOA1/MAT1[1]
0.25	7	P0[25]/AD0[2]/I2SRX_SDA/TXD3	P1[26]/MCOB1/PWM1[6]/CAP0[0]
0.26	6	P0[26]/AD0[3]/ADOUT/RXD3	P1[28]/MCOA2/PCAP1[0]/MAT0[0]
0.29	22	P0[29]/USB_DPLUS	P1[29]/MCOB2/PCAP1[1]/MAT0[1]
0.30	23	P0[30]/USB_DMIN	P1[30]/UBUS/AD0[4]
		P1[31]/SCK1/AD0[5]	

RESET	14	RESET	14
RSTOUT	11	RSTOUT	11
UDD<3V3>1	21	UDD<3V3>1	21
UDD<3V3>2	42	UDD<3V3>2	42
UDD<3V3>3	56	UDD<3V3>3	56
UDD<3V3>4	77	UDD<3V3>4	77
UDD<REG<3V3>1	34	UDD<REG<3V3>1	34
UDD<REG<3V3>2	67	UDD<REG<3V3>2	67
UBAT	16	UBAT	16
UDDA	8	UDDA	8
USSA	9	USSA	9
UREFP	10	UREFP	10
UREFN	12	UREFN	12
USS1	24	USS1	24
USS2	33	USS2	33
USS3	43	USS3	43
USS4	57	USS4	57
USS5	66	USS5	66
USS6	78	USS6	78
RTCX1	13	RTCX1	13
RTCX2	15	RTCX2	15
XTAL1	19	XTAL1	19
XTAL2	20	XTAL2	20
TDO/SW0	1	TDO/SW0	1
TDI	2	TDI	2
TMS/SWDIO	3	TMS/SWDIO	3
TRST	4	TRST	4
TCK/SWCLK	5	TCK/SWCLK	5
P2[0]/PWM1[1]/TXD1	60	P2[0]/PWM1[1]/TXD1	60
P2[1]/PWM1[2]/RXD1	59	P2[1]/PWM1[2]/RXD1	59
P2[2]/PWM1[3]/CTS1/TRACEDATA[3]	58	P2[2]/PWM1[3]/CTS1/TRACEDATA[3]	58
P2[3]/PWM1[4]/DCD1/TRACEDATA[2]	55	P2[3]/PWM1[4]/DCD1/TRACEDATA[2]	55
P2[4]/PWM1[5]/DSR1/TRACEDATA[1]	54	P2[4]/PWM1[5]/DSR1/TRACEDATA[1]	54
P2[5]/PWM1[6]/DTR1/TRACEDATA[0]	53	P2[5]/PWM1[6]/DTR1/TRACEDATA[0]	53
P2[6]/PCAP1[0]/R11/TRACECLK	52	P2[6]/PCAP1[0]/R11/TRACECLK	52
P2[7]/RD2/RTS1	51	P2[7]/RD2/RTS1	51
P2[8]/TD2/TXD2/ENET_MDC	50	P2[8]/TD2/TXD2/ENET_MDC	50
P2[9]/USB_CONNECT/RXD2/ENET_MDIO	49	P2[9]/USB_CONNECT/RXD2/ENET_MDIO	49
P2[10]/EINT0/NMI	41	P2[10]/EINT0/NMI	41
P4[28]/RX_MCLK/MAT2[0]/TXD3	65	P4[28]/RX_MCLK/MAT2[0]/TXD3	65
P4[29]/TX_MCLK/MAT2[1]/RXD3	68	P4[29]/TX_MCLK/MAT2[1]/RXD3	68

76	1.0	P1[0]/ENET_TXD0	76	1.0
75	1.1	P1[1]/ENET_TXD1	75	1.1
74	1.4	P1[4]/ENET_TX_EN	74	1.4
73	1.8	P1[8]/ENET_CRS	73	1.8
72	1.9	P1[9]/ENET_RXD0	72	1.9
71	1.10	P1[10]/ENET_RXD1	71	1.10
70	1.14	P1[14]/ENET_RX_ER	70	1.14
69	1.15	P1[15]/ENET_REF_CLK	69	1.15
25	1.18	P1[18]/USB_UP_LED/PWM1[1]/CAP1[0]	25	1.18
26	1.19	P1[19]/MCOA0/USB_PPWR/CAP1[1]	26	1.19
27	1.20	P1[20]/MCI0/PWM1[2]/SCK0	27	1.20
28	1.22	P1[22]/MCOB0/USB_PWRD/MAT1[0]	28	1.22
29	1.23	P1[23]/MCI1/PWM1[4]/MISO0	29	1.23
30	1.24	P1[24]/MCI2/PWM1[5]/MOSI0	30	1.24
31	1.25	P1[25]/MCOA1/MAT1[1]	31	1.25
32	1.26	P1[26]/MCOB1/PWM1[6]/CAP0[0]	32	1.26
35	1.28	P1[28]/MCOA2/PCAP1[0]/MAT0[0]	35	1.28
36	1.29	P1[29]/MCOB2/PCAP1[1]/MAT0[1]	36	1.29
18	1.30	P1[30]/UBUS/AD0[4]	18	1.30
17	1.31	P1[31]/SCK1/AD0[5]	17	1.31
60	2.0	P2[0]/PWM1[1]/TXD1	60	2.0
59	2.1	P2[1]/PWM1[2]/RXD1	59	2.1
58	2.2	P2[2]/PWM1[3]/CTS1/TRACEDATA[3]	58	2.2
55	2.3	P2[3]/PWM1[4]/DCD1/TRACEDATA[2]	55	2.3
54	2.4	P2[4]/PWM1[5]/DSR1/TRACEDATA[1]	54	2.4
53	2.5	P2[5]/PWM1[6]/DTR1/TRACEDATA[0]	53	2.5
52	2.6	P2[6]/PCAP1[0]/R11/TRACECLK	52	2.6
51	2.7	P2[7]/RD2/RTS1	51	2.7
50	2.8	P2[8]/TD2/TXD2/ENET_MDC	50	2.8
49	2.9	P2[9]/USB_CONNECT/RXD2/ENET_MDIO	49	2.9
41	2.10	P2[10]/EINT0/NMI	41	2.10
65	4.28	P4[28]/RX_MCLK/MAT2[0]/TXD3	65	4.28
68	4.29	P4[29]/TX_MCLK/MAT2[1]/RXD3	68	4.29
1		TDO/SW0	1	
2		TDI	2	
3		TMS	3	
4		TRST	4	
5		TCK	5	
13		RTCX1	13	
15		RTCX2	15	
19		XTAL1	19	
20		XTAL2	20	
1.0	1	1.1	2	1.1
1.4	3	1.4	4	1.8
1.9	5	1.9	6	1.10
1.14	7	1.14	8	1.15
4.28	1	4.28	2	4.29
0.0	1	0.1	2	0.1
0.2	3	0.2	4	0.3
0.6	5	0.6	6	0.7
0.8	7	0.8	8	0.9
0.10	9	0.10	10	0.11
0.15	11	0.15	12	0.16
0.17	13	0.17	14	0.18
0.22	15	0.22	16	0.25
0.26	17	0.26	18	0.29
0.30	19	0.30	20	

Modul LPC175x-M		www.nixie.pl	
TITLE: HG-175X-MOD-rev.A			
Document Number:		REV: A	
Date: not saved!		Sheet: 1/1	